

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Гаврилов Сергей Александрович
Должность: И.О. Ректора
Дата подписания: 17.06.2026 15:03:14
Уникальный программный ключ:
f17218015d82e3c1457d1df9e244def505047355

Министерство науки и высшего образования Российской Федерации
Федеральное государственное автономное образовательное учреждение высшего образования
«Национальный исследовательский университет
«Московский институт электронной техники»



УТВЕРЖДАЮ
Проректор по учебной работе
А.Г. Балашов
«30» июня 2026 г.

РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

«Практикум по программируемым логическим интегральным схемам на основе Verilog»

Направление подготовки – 09.03.01 «Информатика и вычислительная техника»
Направленность (профиль) – «Аппаратно-программное обеспечение информационно-управляющих систем»

1. ПЕРЕЧЕНЬ ПЛАНИРУЕМЫХ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ

Дисциплина участвует в формировании следующих компетенций образовательных программ:

Компетенция ПК-3 «Способен разрабатывать функциональное описание цифровых блоков интегральных схем» сформулирована на основе профессионального стандарта 40.019 «Специалист по функциональной верификации и разработке тестов функционального контроля наноразмерных интегральных схем».

Обобщенная трудовая функция А(6) – «Разработка функциональных тестов и элементов среды верификации моделей интегральной схемы и ее составных блоков».

Трудовая функция А/02.6– «Разработка функциональных тестов для моделей сложно функциональных блоков (СФ-блоков) и ИС на языках описания и верификации аппаратуры».

Подкомпетенции, формируемые в дисциплине	Задачи профессиональной деятельности	Индикаторы достижения подкомпетенций
ПК-3.ПрПЛИС Vlg Способен самостоятельно разрабатывать устройства на базе ПЛИС с помощью языка описания аппаратуры Verilog	Разработка моделирование и тестирование сложно-функциональных блоков на языках описания и верификации аппаратуры	Знания: особенностей современных САПР на примере Xilinx Vivado и методы моделирования Verilog описаний цифровых блоков. Умения: определять стили описания цифровых блоков и выбирать языки описания аппаратуры, разрабатывать RTL-описания цифровых блоков интегральных схем. Умеет разрабатывать тестовые воздействия для верификации RTL-описания цифровых блоков. Опыт: по отладке цифрового устройства на ПЛИС с помощью средств синтеза и моделирования в современных САПР.

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Дисциплина входит в часть, формируемую участниками образовательных отношений Блока 1 «Дисциплины (модули)» образовательной программы. Является элективной.

Входные требования к дисциплине – необходимы компетенции в области цифровой схемотехники, дискретной математики, алгебры логики.

3. ОБЪЕМ ДИСЦИПЛИНЫ И ВИДЫ УЧЕБНОЙ РАБОТЫ

Курс	Семестр	Общая трудоёмкость (ЗЕ)	Общая трудоёмкость (часы)	Контактная работа			Практическая подготовка при самостоятельной работе (часы)	Промежуточная аттестация
				Лекции (часы)	Лабораторные работы (часы)	Практические занятия (часы)		
3	6	2	72	-	32	-	40	За/КР

4. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

№ и наименование модуля	Контактная работа				Формы текущего контроля
	Лекции (часы)	Лабораторные работы (часы)	Практические занятия (часы)	Практическая подготовка при самостоятельной работе (часы)	
Модуль 1. Внутренняя структура FPGA.	-	4	-	5	Защита ЛР Предоставление отчета о написании КР
Модуль 2. DSP ячейки в FPGA.	-	4	-	5	Защита ЛР Предоставление отчета о написании КР
Модуль 3. Память в FPGA. LUTRAM и BRAM.	-	4	-	5	Защита ЛР Предоставление отчета о написании КР
Модуль 4. Конвейеры и систолические массивы.	-	4	-	5	Защита ЛР Предоставление отчета о написании КР
Модуль 5. Шина AXI-Stream, Valid-Ready, Credit Flow control.	-	4	-	5	Защита ЛР Предоставление отчета о написании КР
Модуль 6. PLL, пересечение доменов тактовых частот.	-	4	-	5	Защита ЛР Предоставление отчета о написании КР

№ и наименование модуля	Контактная работа			подготовка при самостоятельной работе (часы)	Формы текущего контроля
	Лекции (часы)	Лабораторные работы (часы)	практические занятия (часы)(практическая)		
Модуль 7. Системная шина APB.	-	4	-	5	Защита ЛР Предоставление отчета о написании КР
Модуль 8. Системная шина AXI.	-	4	-	5	Защита ЛР Защита КР

4.1. Лекционные занятия

Не предусмотрены

4.2. Практические занятия

Не предусмотрены

4.3 Лабораторные работы

№ модуля дисциплины	№ лабораторной работы	Объем занятий (часы)	Наименование работы
1	1	4	Внутренняя структура FPGA.
2	2	4	DSP ячейки в FPGA.
3	3	4	Память в FPGA. LUTRAM и BRAM.
4	4	4	Конвейеры и систолические массивы.
5	5	4	Шина AXI-Stream, Valid-Ready, Credit Flow control.
6	6	4	PLL, пересечение доменов тактовых частот.
7	7	4	Системная шина APB.
8	8	4	Системная шина AXI4

№ модуля дисциплины	№ лабораторной работы	Объем занятий (часы)	Наименование работы

4.4. Самостоятельная работа студентов

[Практическая подготовка при выполнении курсовой работы]

№ модуля дисциплины	Объем занятий (часы)	Вид СРС
1	1	Подготовка к защите ЛР
	4	Практическая подготовка при выполнении курсовой работы
2	1	Подготовка к защите ЛР
	4	Практическая подготовка при выполнении курсовой работы
3	1	Подготовка к защите ЛР
	4	Практическая подготовка при выполнении курсовой работы
4	1	Подготовка к защите ЛР
	4	Практическая подготовка при выполнении курсовой работы
5	1	Подготовка к защите ЛР
	4	Практическая подготовка при выполнении курсовой работы
6	1	Подготовка к защите ЛР
	4	Практическая подготовка при выполнении курсовой работы
7	1	Подготовка к защите ЛР
	4	Практическая подготовка при выполнении курсовой работы (проекта)

№ модуля	дисциплины	Объем занятий (часы)	Вид СРС
8		1	Подготовка к защите ЛР
		4	Подготовка к защите курсовой работы

4.5. Примерная тематика курсовых работ (проектов)

Курсовая работа настоящей дисциплины посвящена разработке и отладке на базе учебного стенда с ПЛИС прототипа цифрового устройства на основе микропроцессорной системы. Устройство должно быть предназначено для выполнения прикладных функций и задач.

Тема курсовой работы продумывается студентом в начале учебного семестра и утверждается преподавателем. Варианты тем:

- ✓ - Проектирование вычислительного ковейера.
- ✓ - Проектирование блока с интерфейсом AXI-Stream.
- ✓ - Проектирование кредитного механизма для контроля потока данных.

В рамках курсовой работы студенты могут работать как самостоятельно, так и в бригадах численностью до 4 человек. Сложность курсовой работы варьируется в зависимости от количества человек, вовлеченных в работу.

5. ПЕРЕЧЕНЬ УЧЕБНО-МЕТОДИЧЕСКОГО ОБЕСПЕЧЕНИЯ ДЛЯ САМОСТОЯТЕЛЬНОЙ РАБОТЫ

Учебно-методическое обеспечение для самостоятельной работы студентов в составе УМК дисциплины (ОРИОКС: <https://orioks.miet.ru/>):

- ✓ Сценарий дисциплины
- ✓ Лабораторный практикум
- ✓ Ссылки на литературу по всей дисциплине;

6. ПЕРЕЧЕНЬ УЧЕБНОЙ ЛИТЕРАТУРЫ

1. Угрюмов Е.П. Цифровая схемотехника : Учеб. пособие / Е.П. Угрюмов. - 2-е изд., перераб. и доп. - СПб. : БХВ-Петербург, 2005. - 800 с. - ISBN 5-94157-397-9
2. Переверзев А.Л. Моделирование микропроцессорных систем на базе программируемых логических интегральных схем с использованием Verilog HDL и САПР Altera Quartus : Лабораторный практикум по курсу "Микропроцессорные средства и системы" / А.Л. Переверзев; М-во образования и науки РФ, МГИЭТ(ТУ); Под ред. Ю.В. Савченко. - М. : МИЭТ, 2010. - 60 с.
3. Дэвид М. Харрис. Цифровая схемотехника и архитектура компьютера / Дэвид М. Харрис, Сара М. Харрис. - М. : ДМК Пресс, 2017. - 792. - URL: <https://e.lanbook.com/book/97336> (дата обращения: 16.03.2026). - ISBN 978-5-97060-522-6 : 0-00. - Текст : электронный.

7. ПЕРЕЧЕНЬ ПРОФЕССИОНАЛЬНЫХ БАЗ ДАННЫХ, ИНФОРМАЦИОННЫХ СПРАВОЧНЫХ СИСТЕМ

1. IEEE/IEE Electronic Library (IEL) [Электронный ресурс] = IEEE Xplore : Электронная библиотека. - USA ; UK, 1998-. - URL: <https://ieeexplore.ieee.org/Xplore/home.jsp> (дата обращения : 28.10.2025). - Режим доступа: из локальной сети НИУ МИЭТ в рамках проекта «Национальная подписка»
2. Лань : Электронно-библиотечная система Издательства Лань. - СПб., 2011-. - URL: <https://e.lanbook.com> (дата обращения: 28.10.2025). - Режим доступа: для авторизованных пользователей МИЭТ
3. Юрайт : Электронно-библиотечная система : образовательная платформа. - Москва, 2013 - . - URL: <https://urait.ru/> (дата обращения : 05.11.2025); Режим доступа: для авторизованных пользователей МИЭТ.

8. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

В ходе реализации дисциплины используется **традиционное обучение**.

Освоение образовательной программы обеспечивается ресурсами электронной информационно-образовательной среды ОРИОКС.

Для взаимодействия студентов с преподавателем используются сервисы обратной связи: раздел ОРИОКС «Домашние задания», электронная почта, сервисы видеоконференцсвязи.

9. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Наименование учебных аудиторий и помещений для самостоятельной работы	Оснащенность учебных аудиторий и помещений для самостоятельной работы	Перечень программного обеспечения
Лаборатория прототипирования и тестирования ИУС	Компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду Panasonic PT-LW373 HP ProCurve Switch 2848 J4904A HP ProCurve Switch 2824 J4904A National Instruments ELVIS National Instruments NI PXI-1033	Windows 7 Pro и выше Xilinx Vivado версии 2019.2 и выше; браузер (Firefox, Google Chrome); Git.
Помещение для самостоятельной работы	Компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду МИЭТ	Операционная система Microsoft Windows Microsoft Office браузер Acrobat reader DC

10. ФОНДЫ ОЦЕНОЧНЫХ СРЕДСТВ ДЛЯ ПРОВЕРКИ ФОРМИРОВАННОСТИ КОМПЕТЕНЦИЙ/ПОДКОМПЕТЕНЦИЙ

ФОС по подкомпетенции ПК-3.ПрПЛИС\lg «Способен самостоятельно разрабатывать устройства на базе ПЛИС с помощью языка описания аппаратуры Verilog».

Фонд оценочных средств представлен отдельным документом и размещен в составе УМК дисциплины электронной информационной образовательной среды ОРИОКС// URL: <https://orioks.miet.ru/>

11. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ

11.1. Особенности организации процесса обучения

Рекомендуется перед выполнением лабораторной работы ознакомиться с методическими указаниями. При выполнении лабораторных работ в учебном классе сначала преподавателем разъясняется цель и задачи лабораторной работы, дается краткое изложение сути работы, указываются особенности и даются необходимые пояснения, необходимые для её выполнения. Объем информации, которую доносит преподаватель до студентов на этом этапе, определяется им индивидуально в зависимости от уровня подготовки студентов в группе обучающихся, однако, длительность изложения материала не должна превышать одного учебного часа.

При дистанционном выполнении лабораторных работ каждым студентом оформляется отчет о выполнении лабораторных работ, с приложением необходимых для подтверждения правильного функционирования устройства временных диаграмм. Этот отчет направляется преподавателю, который сначала оценивается им на предмет полноты выполнения лабораторной работы и правильности оформления отчета, а затем с помощью информационной среды дистанционного проведения занятий связывается со студентом и задает уточняющие вопросы, в том числе и для того, чтобы убедиться в самостоятельном выполнении работы.

Для закрепления полученных знаний и в качестве практической составляющей подготовки студентов, ими выполняются самостоятельные индивидуальные задания по тематике лабораторных работ, а так же курсовой проект. Самостоятельные задания могут выполняться как аудиторно (в аудитории для самостоятельной подготовки), так и дома. Самостоятельные задания включают в себя использование практических навыков при расчете данных, полученных на лабораторных работах, но без помощи преподавателя и выполняются каждым студентом индивидуально.

По завершению обучения проводится представление результатов выполнения самостоятельного задания, оно может проводиться как на лабораторных работах, так и дистанционно (путем общения с преподавателем по средствам электронной связи).

Критерием оценки самостоятельных работ является совокупность данных, реализованных и продемонстрированных в каждом конкретном случае.

Полученные знания на лабораторных работах, используются студентами при выполнении индивидуального задания, а также при написании выпускных квалификационных работ. Опыт, полученный студентами при выполнении лабораторных работ, несомненно, пригодится при работе по специальности.

11.2. Система контроля и оценивания

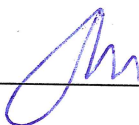
Для оценки успеваемости студентов по дисциплине используется накопительная балльная система.

Баллами оцениваются: выполнение каждого контрольного мероприятия в семестре (в сумме 80 баллов) и сдача зачета (20 баллов).

По сумме баллов выставляется итоговая оценка по предмету. Структура и график контрольных мероприятий доступен в ОРИОКС// URL: <http://orioks.miet.ru/>.

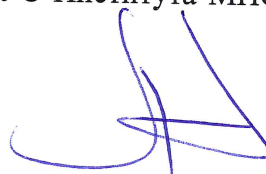
РАЗРАБОТЧИКИ:

Старший преподаватель Института МПСУ


_____ / Е.В. Примаков

Рабочая программа дисциплины «Практикум по программируемым логическим интегральным схемам на основе Verilog» по направлению подготовки 09.03.01 «Информатика и вычислительная техника», направленности (профилю) «Аппаратно-программное обеспечение информационно-управляющих систем» разработана в Институте МПСУ и утверждена на заседании УС Института МПСУ «25» марта 2026 г., протокол №6.

Директор Института МПСУ

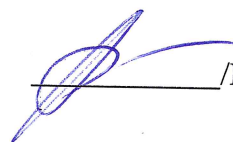


_____/А.Л. Переверзев/

ЛИСТ СОГЛАСОВАНИЯ

Рабочая программа согласована с Центром подготовки к аккредитации и независимой оценки качества

Начальник АНОК



_____/И.М. Никулина /

Рабочая программа согласована с библиотекой МИЭТ

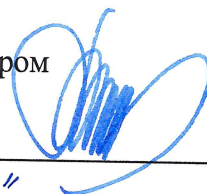
Директор библиотеки



_____/Т.П. Филиппова/

Рабочая программа согласована с предприятием партнером

з.ген. дир. по науке -
главный конструктор АО "НТУ ЭЛИМС"



_____/В.М. Викторов/