

## Аннотация рабочей программы дисциплины

### «Проектирование цифровых устройств в Verilog»

Направление подготовки 11.03.01 «Радиотехника»

Направленность (профиль) – «Проектирование радиоинформационных систем»

Уровень образования - бакалавр.

Форма обучения - очная.

#### 1. Цели и задачи дисциплины

Целью изучения дисциплины является развитие у студентов способностей осуществлять проектирование, разработку и тестирование цифровых дизайнов СнК для ПЛИС.

Для достижения указанной цели решаются следующие задачи:

- Изучается синтаксис языка Verilog;
- Изучается работа в САПР Altera Quartus;
- На примерах лабораторных работ изучаются типовые подходы и решения при проектировании цифровых схем.

#### 2. Место модуля в структуре ОП

Дисциплина входит в часть, формируемую участниками образовательных отношений Блока 1 «Дисциплины (модули)» образовательной программы, изучается на 3 курсе во 5 семестре.

Для освоения дисциплины должны быть изучены следующие дисциплины или модули образовательной программы: «Дискретная математика», «Электротехника», «Электроника и импульсная техника», «Цифровая схемотехника».

#### 3. Краткое содержание дисциплины

В настоящем курсе «Проектирование цифровых устройств в Verilog» материал представлен семью модулями. В первом модуле даётся вводная информация по СнК, их строению и принципу функционирования. Во втором модуле рассказывается о системных шинах, принципе их работы и даётся классификация. В третьем модуле изучаются инструменты разработчика GNU Toolchain. В четвёртом модуле рассматривается пример СнК – система Pulrino. В пятом модуле студенты выполняют интеграцию контроллера в СнК и разработку программного драйвера. В шестом модуле изучаются прерывания в системах на кристалле. В седьмом модуле рассказывается о загрузчиках ПО во встраиваемых системах.

#### Разработчики:

Старший преподаватель Института МПСУ

Д.Н. Беклемишев