

Документ подписан простой электронной подписью
Информация о владельце:
ФИО: Беспалов Владимир Александрович
Должность: Ректор МИЭТ
Дата подписания: 01.09.2023 12:09:45
Уникальный программный ключ:
ef5a4fe6ed0ffdf3f1a49d6ad1b49464dc1bf7354f73476c868c189781c07

Министерство науки и высшего образования Российской Федерации
Федеральное государственное автономное образовательное учреждение высшего образования
«Национальный исследовательский университет
«Московский институт электронной техники»



РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ

«Архитектура и программирование микроконтроллеров»

Направление подготовки –09.03.01 «Информатика и вычислительная техника»
Направленность (профиль)– «Аппаратно-программное обеспечение информационно-
управляющих систем»

1. ПЕРЕЧЕНЬ ПЛАНИРУЕМЫХ РЕЗУЛЬТАТОВ ОБУЧЕНИЯ

Дисциплина участвует в формировании следующих компетенций образовательных программ:

Компетенция ПК-1 «Способен разрабатывать аппаратное обеспечение информационно-управляющих систем» сформулирована на основе профессионального стандарта 25.036 «Специалист по электронике бортовых комплексов управления».

Обобщенная трудовая функция В(6) – «Создание электронных средств и электронных систем БКУ».

Трудовая функция В/02. «Проектирование электронных средств и электронных систем БКУ и осуществление контроля над их изготовлением»

Подкомпетенции, формируемые в дисциплине	Задачи профессиональной деятельности	Индикаторы достижения подкомпетенций
ПК-1.АПМ Способен применять знания организации информационно-управляющих систем при проектировании их аппаратного обеспечения	Разработка, проектирование, исследование и эксплуатация информационно-управляющих систем.	Знания: параметров и характеристик микроконтроллеров с ядром ARM7, с точки зрения аппаратной реализации их встроенных периферийных блоков. Умения: ставить и решать схемотехнические задачи, связанные с выбором микроконтроллера и его аппаратного окружения, проектировать законченные схемотехнические решения при заданных требованиях к параметрам разрабатываемых устройств на основе микроконтроллеров семейства LPC21xx, компании NXP. Опыт: деятельности по изучению сторонних схемотехнических решений, примененных в учебном стенде LPC2148 EducationBoard (компания EmbeddedArtists).

Компетенция ПК-2 «Способен разрабатывать программное обеспечение информационно-управляющих систем» сформулирована на основе профессионального стандарта 06.028 «Системный программист».

Обобщенная трудовая функция А «Разработка компонентов системных программных продуктов».

Трудовые функции: А/03.6 «Разработка системных утилит», А/01.16 «Разработка драйверов устройств».

Подкомпетенции, формируемые в дисциплине	Задачи профессиональной деятельности	Индикаторы достижения подкомпетенций
<p>ПК-2.АПМ</p> <p>Способен разрабатывать программное обеспечение для встраиваемых микропроцессорных информационно-управляющих систем</p>	<p>Разработка, отладка, модификация и поддержка системного программного обеспечения информационно-управляющих систем</p>	<p>Знания: основных принципов программирования на языке Си периферийных блоков современных микроконтроллеров, на примере периферийных блоков микроконтроллера LPC2148.</p> <p>Умения: ставить и решать задачи по разработке программного обеспечения для микроконтроллеров встраиваемых систем, в частности, для микроконтроллеров с ядром ARM7, семейства LPC21xx, компании NXP.</p> <p>Опыт: деятельности по анализу набора библиотечных подпрограмм по работе с периферийными блоками микроконтроллера LPC2148, по разработке собственного программного обеспечения для данного микроконтроллера в составе учебного стенда LPC2148 EducationBoard (компания EmbeddedArtists).</p>

2. МЕСТО ДИСЦИПЛИНЫ В СТРУКТУРЕ ОБРАЗОВАТЕЛЬНОЙ ПРОГРАММЫ

Дисциплина входит в часть, формируемую участниками образовательных отношений Блока 1 «Дисциплины (модули)» образовательной программы.

Входные требования к дисциплине – необходимы компетенции в области электротехники, электроники и импульсной техники, цифровой схемотехники, архитектуры микропроцессорных средств и систем, преобразователей информации.

3. ОБЪЕМ ДИСЦИПЛИНЫ И ВИДЫ УЧЕБНОЙ РАБОТЫ

Курс	Семестр	Общая трудоёмкость (ЗЕ)	Общая трудоёмкость (часы)	Контактная работа			Самостоятельная работа (часы)	Промежуточная аттестация
				Лекции (часы)	Лабораторные работы (часы)	Практические занятия (часы)		
3	6	5	180	16	48	-	116	ЗаО

4. СОДЕРЖАНИЕ ДИСЦИПЛИНЫ

№ и наименование модуля	Контактная работа			Самостоятельная работа	Формы текущего контроля
	Лекции (часы)	Лабораторные работы (часы)	Практические занятия (часы)		
Модуль 1 Основные характеристики и организация микроконтроллеров	2	12	-	25	Защита ЛР №1-2 Проверка самостоятельного задания по тематике лабораторных работ
Модуль 2 Организация памяти, системные периферийные устройства	4	12	-	29	Выполнение теста Защита ЛР №3-4 Проверка самостоятельного задания по тематике лабораторных работ
Модуль 3 Периферийные устройства общего назначения	5	12	-	29	Выполнение теста Текущая аттестация Защита ЛР №5-6
Модуль 4 Специализированны е периферийные устройства	5	12	-	33	Прохождение опроса Выполнение теста Защита ЛР №7-8 Проверка самостоятельного задания по тематике лабораторных работ

4.1. Лекционные занятия

№ модуля дисциплины	№ лекции	Объем занятий (часы)	Краткое содержание
1	1	1	Основные характеристики микроконтроллеров : архитектура ядра, производительность, объемы памяти, внешние интерфейсы, энергопотребление. Потребительские характеристики : система команд, класс решаемых задач, области применения, инструментальные средства разработки.
	2	1	Функциональная и структурная схема организации микроконтроллера. Назначение и характеристики отдельных блоков. Различные системы команд. Основные стадии выполнения команды. Конвейер.
2	3	1	Организация ввода-вывода информации от периферийных устройств. Последовательные и параллельные интерфейсы. Обмен информацией с периферийными устройствами в режиме ожидания, по прерываниям, через механизм прямого доступа в память.
	4	1	Организация системы прерываний в современных микроконтроллерах. Векторные и радиальные прерывания. Таблица векторов прерываний. Приоритет прерываний.
	5	1	Организация памяти. Современные элементы запоминающих устройств. Классификация по определяющим признакам. Постоянные ЗУ. Электрически перепрограммируемые ПЗУ (Flash, EEPROM).
	6	1	Оперативные запоминающие устройства. Внутренняя память микроконтроллеров. Модуль ускорения работы с памятью. Интерфейс внешней памяти. Загрузка из ПЗУ. Делитель шины VPB.
3	7	1	Порты ввода-вывода. Высокоскоростной ввод-вывод.
	8	1	Таймеры общего назначения. Часы реального времени. Сторожевой таймер.
	9	1	Универсальный асинхронный приемо-передатчик USART.
	10	1	Последовательный синхронный интерфейс I ² C.
	11	1	Последовательный периферийный интерфейс SPI.
4	12	1	Модуль аналого-цифрового преобразования.
	13	1	Модуль цифро-аналогового преобразования.
	14	1	Модуль широтно-импульсной модуляции ШИМ.
	15	1	Контроллер интерфейса CAN. Арбитраж на шине CAN. Фильтрация сообщений.
	16	1	Интерфейс USB 2.0. Физическая организация шины USB. Логическая организация шины USB. Транзакции на шине USB. Конфигурация устройств. Нумерация.

4.2. Практические занятия

Не предусмотрены

4.3. Лабораторные работы

№ модуля дисциплины	№ лабораторной работы	Объем занятий (часы)	Наименование работы
1	1	6	RISC-микроконтроллер с ядром ARM7 LPC21xx. Архитектура, система команд, средства разработки и отладки программного обеспечения. Среда разработки Keil uVision.
	2	6	RISC-микроконтроллер с ядром ARM7 LPC21xx. Система синхронизации и сброса. Внешние шины. Порты ввода-вывода общего назначения.
2	3	6	RISC-микроконтроллер с ядром ARM7 LPC21xx. Система прерываний. Контроллер прерываний. Обмен информацией с ВУ по прерываниям.
	4	6	RISC-микроконтроллер с ядром ARM7 LPC21xx. Обмен информацией с внешними устройствами в режиме ожидания, в режиме прямого доступа в память. Модуль ШИМ (PWM).
3	5	6	RISC-микроконтроллер с ядром ARM7 LPC21xx. Последовательный интерфейс. Интерфейс USART. Асинхронный и синхронный режимы работы.
	6	6	RISC-микроконтроллер с ядром ARM7 LPC21xx. Последовательные интерфейсы. Синхронные интерфейсы SPI и I ² C.
4	7	6	RISC-микроконтроллер с ядром ARM7 LPC21xx. Интерфейс USB 2.0. Разработка периферийных устройств USB на основе микроконтроллеров LPC21xx.
	8	6	RISC-микроконтроллер с ядром ARM7 LPC21xx. Аналого-цифровой преобразователь. Цифро-аналоговый преобразователь.

4.4. Самостоятельная работа студентов

№ модуля дисциплины	Объем занятий (часы)	Вид СРС
1	8	Самостоятельное изучение дополнительной литературы и электронных ресурсов сети интернет по темам лекций
	8	Подготовка к ЛР № 1-2
	6	Выполнение самостоятельного задания по тематике лабораторных работ
	3	Подготовка к зачету
2	8	Самостоятельное изучение дополнительной литературы и электронных ресурсов сети интернет по темам лекций
	4	Подготовка к тестированию №1
	8	Подготовка к ЛР №3-4
	6	Выполнение самостоятельного задания по тематике лабораторных работ
	3	Подготовка к зачету
3	8	Самостоятельное изучение дополнительной литературы и электронных ресурсов сети интернет по темам лекций
	4	Подготовка к тестированию №2
	8	Подготовка к ЛР №5-6
	6	Выполнение самостоятельного задания по тематике лабораторных работ
	3	Подготовка к зачету
4	8	Самостоятельное изучение дополнительной литературы и электронных ресурсов сети интернет по темам лекций
	4	Подготовка к тестированию №2
	4	Подготовка к ЛР №7-8
	4	Выполнение самостоятельного задания по тематике лабораторных работ
	3	Подготовка к зачету

4.5. Примерная тематика курсовых работ (проектов)

Не предусмотрены

5. ПЕРЕЧЕНЬ УЧЕБНО-МЕТОДИЧЕСКОГО ОБЕСПЕЧЕНИЯ ДЛЯ САМОСТОЯТЕЛЬНОЙ РАБОТЫ

Учебно-методическое обеспечение для самостоятельной работы студентов в составе УМК дисциплины (ОРИОКС: <https://orioks.miet.ru/>):

- ✓ Методические рекомендации по дисциплине
- ✓ Методические рекомендации по выполнению лабораторных работ
- ✓ Ссылки на литературу по всей дисциплине
- ✓ Образовательная технология ко всей дисциплине

6. ПЕРЕЧЕНЬ УЧЕБНОЙ ЛИТЕРАТУРЫ

1. Мартин Т. Микроконтроллеры ARM7. Семейство LPC2000 компании Philips. Вводный курс : Пер. с англ. : [Учеб. пособие] / Т. Мартин. - М. : ДОДЭКА-XXI, 2010. - 240 с. - (Мировая электроника). - URL: <https://e.lanbook.com/book/60972> (дата обращения: 15.12.2020). - ISBN 978-5-94120-104-4.
2. Микропроцессоры : Учебник для вузов: В 3-х кн. Кн. 3 : Средства отладки, лабораторный практикум и задачник / Н.В. Воробьев, В.Л. Горбунов, А.В. Горячев [и др.]; Под ред. Л.Н. Преснухина. - М. : Высшая школа, 1986. - 351 с.
3. Клингман Э. Проектирование специализированных микропроцессорных систем : Пер. с англ. / Э. Клингман. - М. : Мир, 1985. - 358 с.
4. Балашов Е.П. Микропроцессоры и микропроцессорные системы : Учеб. пособие для вузов / Е.П. Балашов, Д.В. Пузанков; Под ред. В.Б. Смолова. - М. : Радио и связь, 1981. - 328 с.

7. ПЕРЕЧЕНЬ ПРОФЕССИОНАЛЬНЫХ БАЗ ДАННЫХ, ИНФОРМАЦИОННЫХ СПРАВОЧНЫХ СИСТЕМ

1. IEEE/IEE Electronic Library (IEL) IEEE Xplore : Электронная библиотека. - USA ; UK, 1998-. - URL: <https://ieeexplore.ieee.org/Xplore/home.jsp> (дата обращения : 28.10.2020). - Режим доступа: из локальной сети НИУ МИЭТ в рамках проекта «Национальная подписка»
2. NXP Semiconductors: сайт. – 2006 -. – URL: www.nxp.com (дата обращения: 28.10.2020). – Режим доступа: свободный.
3. STMicroelectronics: сайт – URL: www.st.com (дата обращения: 28.10.2020). – Режим доступа: свободный.

8. ОБРАЗОВАТЕЛЬНЫЕ ТЕХНОЛОГИИ

В ходе реализации дисциплины используется **смешанное обучение**, в основе которого лежит интеграция технологий традиционного и электронного освоения компетенций, в частности за счет использования таких инструментов как видео-лекции в формате видеоконференций (платформа Zoom), онлайн тестирование, взаимодействие со студентами в электронной образовательной среде.

Освоение образовательной программы обеспечивается ресурсами электронной информационно-образовательной среды ОРИОКС.

Для взаимодействия студентов с преподавателем используются сервисы обратной связи: раздел ОРИОКС «Домашние задания», электронная почта, сервисы видеоконференций.

В процессе обучения при проведении занятий и для самостоятельной работы используются **внутренние электронные ресурсы** в формах тестирования в ОРИОКС и MOODLE.

При проведении занятий и для самостоятельной работы используются **внешние электронные ресурсы** в виде технической документации компании NXP - производителя микроконтроллеров семейства LPC21xx с ядром ARM7 – URL:
https://www.nxp.com/products/processors-and-microcontrollers/arm-microcontrollers/general-purpose-mcus/lpc2000-arm7:MC_71580#/

9. МАТЕРИАЛЬНО-ТЕХНИЧЕСКОЕ ОБЕСПЕЧЕНИЕ ДИСЦИПЛИНЫ

Наименование учебных аудиторий и помещений для самостоятельной работы	Оснащенность учебных аудиторий и помещений для самостоятельной работы	Перечень программного обеспечения
Учебная аудитория	Компьютер с мультимедийным оборудованием	Win pro от 7, Microsoft Office Professional Plus или Open Office, браузер (Firefox, Google Chrome); Acrobat reader DC
Лаборатория прототипирования и тестирования ИУС	Компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду Panasonic PT-LW373 HP ProCurve Switch 2848 J4904A HP ProCurve Switch 2824 J4904A National Instruments ELVIS National Instruments NI PXI-1033	Win pro от 7, Microsoft Office Professional Plus или Open Office 7z Altium Designer Cisco packet tracer Google Chrome Keil uVision ModelSim*-Intel® FPGA Edition Software Python Intel Quartus Prime Lite Edition PlantUML WinPcap UEFVIVADO-SYSTEM-50 с Git
Помещение для самостоятельной работы	Компьютерная техника с возможностью подключения к сети «Интернет» и обеспечением доступа в электронную информационно-образовательную среду МИЭТ	Операционная система Microsoft Windows от 7 версии и выше, Microsoft Office Professional Plus или Open Office, браузер (Firefox, Google Chrome); Acrobat reader DC

10. ФОНДЫ ОЦЕНОЧНЫХ СРЕДСТВ ДЛЯ ПРОВЕРКИ ФОРМИРОВАННОСТИ КОМПЕТЕНЦИЙ/ПОДКОМПЕТЕНЦИЙ

ФОС по подкомпетенции ПК-1.АПМ «Способен применять знания организации информационно-управляющих систем при проектировании аппаратного обеспечения».

ФОС по подкомпетенции ПК-2.АПМ «Способен разрабатывать программное обеспечение для встраиваемых микропроцессорных информационно-управляющих систем».

Фонды оценочных средств представлены отдельными документами и размещены в составе УМК дисциплины электронной информационной образовательной среды ОРИОКС// URL: <https://orioks.miet.ru/>

11. МЕТОДИЧЕСКИЕ УКАЗАНИЯ ДЛЯ ОБУЧАЮЩИХСЯ ПО ОСВОЕНИЮ ДИСЦИПЛИНЫ

11.1. Особенности организации процесса обучения

В настоящем курсе «Архитектура и программирование микроконтроллеров» материал представлен четырьмя модулями. Все модули могут быть изучены как логически-законченные темы с собственными индивидуальными заданиями для лабораторных работ.

Выполнение всех лабораторных работ обязательно для получения допуска к экзамену.

Каждый студент на каждую лабораторную работу получает индивидуальное задание, которое он должен выполнить и продемонстрировать преподавателю на учебном лабораторном стенде.

Обучающиеся самостоятельно находят необходимый теоретический материал, который поможет им в решении индивидуального задания, а также примеры программного кода. В качестве источника знаний выступают: печатные издания, общественные сети (интернет), материалы лекционных занятий, консультации с преподавателем, консультации с другими учащимися.

Для закрепления полученных знаний и в качестве практической составляющей подготовки студентов, ими выполняются самостоятельные задания по тематике лабораторных работ. Самостоятельные задания могут выполняться аудиторно (в аудитории для самостоятельной подготовки), но без помощи преподавателя и выполняются каждым студентом индивидуально.

По завершению обучения проводится представление результатов выполнения самостоятельного задания, оно может проводиться как на лабораторных работах, так и дистанционно (путем общения с преподавателем по средствам электронной связи).

Критерием оценки самостоятельных работ является совокупность данных, реализованных и продемонстрированных в каждом конкретном случае.

Полученные знания на лекциях, а также на лабораторных работах, используются студентами при выполнении самостоятельного задания, а также при написании выпускных квалификационных работ. Опыт, полученный студентами при выполнении лабораторных работ, несомненно, пригодится при работе по специальности.

11.2. Система контроля и оценивания

Для оценки успеваемости студентов по дисциплине используется накопительная балльная система.

Баллами оцениваются: выполнение каждого контрольного мероприятия в семестре (в сумме 48 баллов), выполнение и успешная сдача индивидуального задания (12 баллов) и сдача экзамена (40 баллов).

По сумме баллов выставляется итоговая оценка по предмету. Структура и график контрольных мероприятий доступен в ОРИОКС// URL: <http://orioks.miet.ru/>.

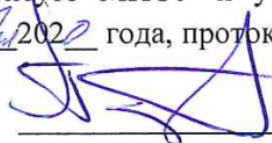
РАЗРАБОТЧИК:

Доцент Института МПСУ, к.т.н.

 /А.В. Шипатов/

Рабочая программа дисциплины «Архитектура и программирование микроконтроллеров» по направлению подготовки 09.03.01 «Информатика и вычислительная техника», направленности (профиля) «Аппаратно-программное обеспечение информационно-управляющих систем» разработана в Институте МПСУ и утверждена на заседании ученого совета Института МПСУ 30 сентября 2020 года, протокол № 1

Директор Института МПСУ

 /Переверзев А.Л./

ЛИСТ СОГЛАСОВАНИЯ


Рабочая программа согласована с Центром подготовки к аккредитации и независимой оценки качества

Начальник АНОК

 /И.М. Никулина /

Рабочая программа согласована с библиотекой МИЭТ

Директор библиотеки

 /Т.П. Филиппова /